**RÚBRICA DE EVALUACIÓN (202050)**

|  |  |  |  |
| --- | --- | --- | --- |
| TEMA: | Explicar el funcionamiento de Collapse OS. La arquitectura del microprocesador Z80 y simular ejemplos para Z80. | | |
| NRC: | 8592 | | |
| TRABAJO DE INVESTIGACIÓN |  | PRODUCTO DE UNIDAD | x |

|  |  |
| --- | --- |
| Nombre y Apellido: | Bryan Eduardo Azuero Vargas |
| Nombre y Apellido: | Javier Elias Artega Pinargote |
| Nombre y Apellido: | Jhonatan David Tituaña Toapanta |

|  |  |  |
| --- | --- | --- |
| **INFORME** | **Max.** |  |
| Objetivos | 5 |  |
| Estado del Arte y Marco teórico | 15 |  |
| Diagramas y su explicación | 5 |  |
| Explicación del código, hardware, configuración, ejemplos, etc | 10 |  |
| Manual de usuario | 5 |  |
| Conclusiones y Recomendaciones | 10 |  |
| Artículo | 20 |  |
| Bibliografía y citas | 10 |  |
| Repositorio Git | 10 |  |
| Video resumen | 10 |  |
| TOTAL PARCIAL | **100** |  |
| **EQUIVALENCIA TRABAJO DE INVESTIGACIÓN** | **2** |  |
| **EQUIVALENCIA PRODUCTO DE UNIDAD** | **3** |  |

|  |  |  |
| --- | --- | --- |
| **PRESENTACIÓN** | **Max.** |  |
| Exposición y cumplimiento del tiempo. | 10 |  |
| Diseño de la presentación y empleo de recursos | 5 |  |
| Sustentación a cuestionamientos | 20 |  |
| Congruencia con el informe | 10 |  |
| Cumplimiento de requisitos | 45 |  |
| Aportaciones | 10 |  |
| TOTAL PARCIAL | **100** |  |
| EQUIVALENCIA TRABAJO DE INVESTIGACIÓN | **2** |  |
| EQUIVALENCIA PRODUCTO DE UNIDAD | **3** |  |
| **TRABAJO DE INVESTIGACIÓN (INFORMA + PRESENTACIÓN)** | **4** |  |
| **PRODUCTO DE UNIDAD (INFORMA + PRESENTACIÓN)** | **6** |  |

|  |
| --- |
| **OBSERVACIONES:** |
|  |
|  |
|  |
|  |
|  |
|  |
|  |
|  |